Inhaltsverzeichnis

1	Ein	leitung	g 9	13			
	1.1	Stand	der Technik	13			
	1.2	Vorge	hensweise	15			
2	Schalten mit abschaltbaren Leistungshalbleitern						
	2.1	Struktur und Eigenschaften aktueller Leistungshalbleiter		17			
		2.1.1	Der Insulated Gate Bipolar Transistor	17			
		2.1.2	Leistungsdioden	21			
	2.2	Harte	s Schalten in Brückenschaltungen	27			
		2.2.1	Doppelpulsverfahren	27			
		2.2.2	Ausschaltverhalten von NPT-IGBTs	29			
		2.2.3	Einfluss der Diode auf den Einschaltvorgang	29			
		2.2.4	Schaltverhalten rückwärtssperrender IGBTs	33			
	2.3	nes Schalten	34				
		2.3.1	Induktive Kommutierung	35			
		2.3.2	Kapazitive Kommutierung	36			
		2.3.3	Resonantes Schalten	38			
3	Wee	Wechselrichtertopologien 3					
	3.1	Stand	der Technik hartschaltender Zwischenkreisumrichter	39			
	3.2	Überblick resonante Stromrichtertopologien					
	3.3 Resonant Link Converters		nant Link Converters	43			
		3.3.1	Resonant AC-Link Converters	43			
		3.3.2	Resonant DC-Link Converters	44			
	3.4	Reson	nant Transition Inverters	47			
		3.4.1	Quasi Resonant Inverters	48			
		3.4.2	Resonant Snubber Inverters	49			
		3.4.3	Soft Transition PWM Inverters	54			
		3.4.4	Resonanzwechselrichter mit ZCS-ZVS-Eigenschaften $$	57			
	3.5	Fazit		58			

Inhaltsverzeichnis

4	\mathbf{Der}	ARCPI mit Spannungszwischenkreis	61		
	4.1	Auslegung eines Stromrichters für einen Schwungmassenspeicher	61		
	4.2 Funktionsweise des ARCP-Wechselrichters				
		4.2.1 Kommutierungsmodi	64		
		4.2.2 Auslegung des Resonanzkreises	68		
		4.2.3 Symmetrie des Mittelpunktes	69		
		4.2.4 Steuerung der Halbbrücken	70		
	4.3	Der ausgeführte 1-MVA-ARCPI	72		
		4.3.1 Steuerung	72		
		4.3.2 Leistungsteil	74		
		4.3.3 Erste Ergebnisse	78		
		4.3.4 Optimierung des Leistungsteils	79		
	4.4	Messungen	83		
		4.4.1 Schaltverhalten	84		
		4.4.2 Schaltverluste	84		
		4.4.3 Leistungsmessungen	88		
	4.5	Diskussion der Ergebnisse	91		
		4.5.1 Optimierungspotential	92		
5	\mathbf{Der}	er ARCPI mit Stromzwischenkreis			
	5.1	Stromzwischenkreisumrichter	93		
	5.2	Kommutierung im CS ARCPI	94		
		5.2.1 Kommutierungsmodi	95		
		5.2.2 Simulation einer Kommutierungszelle	98		
		9	101		
	5.3	1 1 0 0	102		
		5.3.1 Der CS ARCPI Avarage Voltage Driven	102		
			103		
	5.4	1	106		
			106		
			108		
		5.4.3 Einsatz rückwärtssperrender IGBTs	111		
	5.5	Zusammenfassung der Ergebnisse	112		
6	Von		115		
	6.1		115		
			116		
		6.1.2 Netzwerkgraphen und topologische Matrizen	116		
	6.2	9	119		
		9	119		
			122		
	6.3	Experimentelle Verifikation	125		

Inhaltsverzeichnis

		6.3.1 Versuchsaufbau	125
		6.3.2 Messungen	127
	6.4	Zusammenfassung der Ergebnisse und Ausblick	130
7	Der	RCTPI mit Spannungszwischenkreis	133
	7.1	Kommutierung im VS RCTPI	133
		7.1.1 Kommutierungsmodi	133
	7.2		136
			137
			140
			143
	7.3		146
		9	146
			152
		9 9 9	155
	7.4		160
8	Zus	ammenfassung 1	163
Li	terat	curverzeichnis 1	165
A	Ver	zeichnis der Abkürzungen	179
	A.1	Formelzeichen und Indices	179
	A.2	Bezeichnungen in Schaltbildern	182
	A.3	Abkürzungen	183